



Ваш надійний помічник

# FPGA дизайнер, Інженер цифрової обробки сигналів, 120000 грн.

📍 Івано-Франківськ, 🕒 6 січня

Компанія: [ФОП Лаврів О.І.](https://jobs.ua/company/id/1639366) (<https://jobs.ua/company/id/1639366>) ([Всі вакансії](#))

Рубрики: [IT, WEB фахівці](#), [Виробництво](#)

## Побажання до співробітника

Освіта: повна вища  
Досвід роботи: від двох років  
Графік роботи: повний робочий день

## Опис вакансії

Ми шукаємо досвідченого **FPGA** дизайнера/інженера цифрової обробки сигналів для розробки системи стабілізації зображення та стеження. Ця роль передбачає тісну співпрацю з командою розробників апаратного забезпечення та програмного забезпечення для створення високопродуктивної системи на основі **FPGA**.

## Основні обов'язки:

- Розробка **FPGA-дизайну** для обробки відеосигналів, включаючи алгоритми стабілізації зображення та стеження за об'єктами.
- Інтеграція блоків цифрової обробки сигналів (**DSP**) для забезпечення ефективної обробки відеопотоку в реальному часі.
- Впровадження та оптимізація алгоритмів обробки сигналів на рівні апаратури.
- Співпраця з командами програмного та апаратного забезпечення для налаштування взаємодії між FPGA та іншими компонентами системи.
- Перенесення існуючих алгоритмів з **C/C++/Matlab в ПЛІС**
- Написання тестів для перевірки та симуляції
- Проведення моделювання, верифікації та тестування **FPGA-дизайнів**.
- Підтримка прототипування та інтеграції з існуючим обладнанням.
- Документування процесу розробки та технічної специфікації.

## Вимоги:

- Досвід роботи з **FPGA (Xilinx, Altera або інші)** та інструментами розробки (Vivado, Quartus або подібні).
- Глибокі знання мов **HDL (VHDL або Verilog)**.
- Досвід проектування і впровадження DSP-блоків для обробки відеосигналів в реальному часі.
- Розуміння принципів стабілізації зображення та алгоритмів стеження.
- Досвід роботи з алгоритмами обробки зображень та відео.
- Вміння працювати з симуляторами та інструментами для тестування FPGA-дизайнів.
- Вміння працювати з системами контролю версій
- Вміння користуватися осцилографом, генератором сигналів.
- Знання цифрової схемотехніки.
- Знання алгоритмів цифрової обробки сигналів.
- Високі аналітичні здібності та здатність до вирішення технічних проблем.
- Досвід роботи в команді та здатність до ефективної комунікації.

## Додаткові навички:

- Досвід роботи з високошвидкісними інтерфейсами (**HDMI, MIPI, LVDS**).
- Знання мов програмування **C/C++** для вбудованих систем.
- Gstreamer
- Командний рядок **Linux, Yocto, PetaLinux**

- Досвід роботи з інструментами верифікації та тестування (**ModelSim, QuestaSim** або подібні).
- Розуміння роботи камер та сенсорів зображення.

### **Контактна інформація**

Телефон: +38 (099) 467-88-54

Контактна особа: Ольга Лаврів

Сайт: <https://persiahr.com/company/2024>